

RM200 – Daten und Fakten

Systemeinheit:

Kompaktes Desktop-Gehäuse

Motherboard mit

Microprozessor	MIPS R4600
Datenbreite (Bit)	64 (intern und extern)
Taktfrequenz intern	100 MHz
Daten-/Befehls-cache	16/16 Kbyte
Arbeitsspeicher	16 – 128 Mbyte

Schnittstellen auf dem Motherboard

2 x RS-232-C
1 x Centronics
1 x SCSI-2
1 x Ethernet
1 x Monitor (SVGA)
1 x Tastatur
1 x Maus

Diskettenlaufwerk 3 1/2", 1,44 Mbyte

Festplattenlaufwerke 1 bis 6 Laufwerke
 Nettokapazitäten 425 Mbyte, 1,05 Gbyte oder 2,1 Gbyte
 max. Kapazität 3,1 Gbyte (im Systemgehäuse)
 11,5 Gbyte (incl. Laufwerks-Boxen)

Graphikprozessor

Standard (on-board) SVGA
 max. Auflösung 1024 x 768 Pixel
 Bildschirmspeicher 2 Mbyte
 Anzahl Farben 256 (640 x 480, 72 Hz)
 256 (800 x 600, 72 Hz)
 256 (1024 x 768, 72 Hz)

optional

(als VL-Steckkarte) Graphikbeschleuniger
 max. Auflösung 1280 x 1024 Pixel
 Bildschirmspeicher 2 Mbyte
 Anzahl Farben 256 (640 x 480, 75 Hz)
 256 (800 x 600, 72 Hz)
 256 (1024 x 768, 76 Hz)
 256 (1280 x 1024, 74 Hz)

Steckplätze 2 x ISA (Modell 120)
 2 x EISA (Modell 125)
 jeweils 1 davon als VL-Slot nutzbar

Freie Einbauplätze 2 x 5 1/4" slimline half-height

Geräuschepegel < - 35 dB(A)

Elektrische Werte der Stromversorgung

Netzspannung (V)	100 – 120/200 – 240
Frequenz (Hz)	50 – 60
Leistungsabgabe (W)	140

Abmessungen (H x B x T in mm) 110 x 447 x 400

Gewicht in kg 10

Tastatur MF/2-Tastatur

Bildschirme 15" (33 cm)
 17" (40 cm)
 21" (50 cm)

Eingehaltene Normen und Standards

Produktsicherheit IEC 950
 DIN EN 60950
 UL 1950
 CSA 22.2 – 950

Ergonomie GS
 Störstrahlung und -festigkeit EN 55022 Klasse B
 DIN EN 50082 T2
 FCC Klasse B

Sicherheitsfunktionen

Mechanische Gehäuseverriegelung (Schlüssel)
 Laufwerksicherung über abschließbaren Schieber
 Diebstahlsicherung und Verplombungsmöglichkeit

Betriebssysteme/Software

SINIX V5.42 vorinstalliert
 SINIX/windows vorinstalliert

Kommunikations-Controller RM200

Token Ring Controller

Bus Interface	32 bit EISA-Bus mit DMA data transfer
Netzwerk Interface	4 oder 16 Mbit/s (umschaltbar) gemäß IEEE 802.5
SW-Voraussetzungen/Protokolle	SINIX incl. TCP/IP, CMX 5.0 für SNA Protokolle

FDDI Controller

Bus Interface	32 bit EISA-Bus mit DMA data transfer
Netzwerk Interface	SAS (Single Attached Station) gemäß ANSI X3T9.5, 62,5/125 µ Multimode Fiber
Datentransferrate	100 Mbit/s
Prozessor	6800/12,5 MHz, 1 Mbyte RAM
SW-Voraussetzungen/Protokolle	SINIX incl. TCP/IP

WAN Controller V.24/X.21

Bus Interface	16 bit ISA-Bus
Netzwerk Interface	V.24/X.21bis oder X.21
Datentransferrate	bis zu 64 Kbit/s
Prozessor	80C186/10 MHz, 1 Mbyte RAM
SW-Voraussetzungen	CMX 3.0 oder höher
Protokolle	TCP/IP, ISO CL 0/2, X.25, NX25, NEA, SNA, BSC, MSV1

WAN Controller 4 Leitungen (E-WAN)

Bus Interface	32 bit EISA-Bus mit DMA data transfer
Netzwerk Interface	V.24/X.21bis und X.21
Konfiguration	Grundkarte mit einer V.24 und einer X.21 Leitung, aufrüstbar mit Aufsteckkarten (2 x V.24 or 2 x X.21) bis 4 Leitungen
Datentransferrate	1,2 Kbit/s bis zu 2 Mbit/s
Prozessor	80486SX/20 MHz, 4 Mbyte RAM
SW-Voraussetzungen	CMX 5.0 B
Protokolle	TCP/IP, ISO CL 0/2, X.25, NX25, NEA, SNA

ISDN-So Controller

Bus Interface	16 bit ISA-Bus
Netzwerk Interface	ISDN-So (2 x B-Kanal, 1 x D-Kanal)
Datentransferrate	64 Kbit/s pro B-Kanal, 16 Kbit/s D-Kanal
Prozessor	80386SX/16 MHz, 2 Mbyte RAM
SW-Voraussetzungen	CMX 3.0 oder höher
Protokoll	1TR6, E-DSS1 (D-Kanal)

Herausgegeben von
Siemens Nixdorf Informationssysteme AG
Heinz-Nixdorf-Ring 1, 33106 Paderborn
Deutschland
(0 52 51) 8-0, (0 52 51) 8-2 31 05,
Otto-Hahn-Ring 6, 81739 München
Deutschland
(0 89) 6 36-01, (08 9) 6 36-52

Alle Rechte vorbehalten, insbesondere für den Fall
der Patenterteilung oder GM-Eintragung.
Liefermöglichkeiten und technische Änderungen
vorbehalten.
Alle verwendeten Hard- und Softwarenamen
sind Handelsnamen und/oder Marken der
jeweiligen Hersteller.
UNIX® ist ein eingetragenes Warenzeichen von
UNIX System Laboratories, Inc.
SINIX® ist das UNIX von Siemens Nixdorf.

Copyright ©
Siemens Nixdorf Informationssysteme AG 1994
Bestell-Nr. **U22606-J-Z141-1**
Printed in the Federal Republic of Germany
SB August 1994 2.